# 成長溫度對 InN 磊晶薄膜顯微結構 之影響

# The Influence of Growth Temperature on the Microstructures of InN Epitaxial Films

王尉霖、陳維鈞、郭守義、賴芳儀、蕭健男、張立 Wei-Lin Wang, Wei-Chun Chen, Shou-Yi Kuo, Fang-I Lai, Chien-Nan Hsiao, Li Chang

本研究係以電漿輔助化學束磊晶法在氮化鎵 (GaN) 磊晶膜上成長氮化銦 (InN) 磊晶薄膜。透過穿透式電子 顯微鏡觀察與分析在成長溫度為 450 °C、500 °C 與 550 °C 時所得之 InN 磊晶薄膜的顯微結構。在 450 °C 下所成長之 InN 薄膜,表面粗糙且薄膜並非一個完美的磊晶薄膜。InN 磊晶薄膜在 500 °C 左右時具有最 快的成長速率,其薄膜最厚,缺陷密度最高,但薄膜表面相對較為平坦。成長溫度為 550 °C 所得之 InN 磊晶薄膜已開始產生空孔,表面平坦度比起 500 °C 之 InN 磊晶薄膜要來得差。在晶體缺陷部分, InN 磊 晶薄膜中主要的面缺陷是位移向量為 1/6 (2203) 的基面疊差,線缺陷則是布格向量為  $\mathbf{b} = 1/3$  (1120) 的差 排。

InN epitaxial films were grown on GaN templates by plasma assisted chemical beam epitaxy method. The growth temperatures of InN films were set as 450 °C, 500 °C, and 550 °C. The microstructures of InN films were characterized by using transmission electron microscopy (TEM). Based on the results of TEM observations, the formation of InN film with the growth temperature of 450 °C consists of slightly tilted grains. The growth rate of InN film deposited at 500 °C. However, InN film grown at 500 °C contains the highest defect density. With the growth temperature of 550 °C, voids appear in InN film. In InN films, the predominant planar defects are basal stacking faults (BSFs) with the displacement vectors of  $1/6 \langle 2\overline{2}03 \rangle$ . In addition to BSFs, dislocations with Burgers vectors of  $1/3 \langle 11\overline{2}0 \rangle$  are the major line defects.



六方晶纖鋅礦 (wurtzite) 結構的三族氮化物 材料具有直接能隙的物理特性,因此其磊晶薄膜 (epitaxial film) 非常適合應用在光電元件,如發光 二極體 (light emitting diode, LED)。以目前的研究 而言,三族氦化物材料中主要有三種化合物最常被研究與探討,分別為氦化銦(InN,能隙值為~0.7 eV)、氦化鎵(GaN,能隙值為~3.4 eV)與氮化鋁(AIN,能隙值為~6.2 eV),三種材料涵蓋的發光波段可從遠紅外光到深紫外光<sup>(1)</sup>。在藍綠光 LED 方面,以 GaN 為主的製備技術已相當成熟,同時也

廣泛地導入實際產品的生產。然而以紅黃光 LED 產品而言,目前實際元件所使用的磊晶薄膜則採用 閃鋅礦 (zinc-blende) 結構的砷化鎵 (GaAs) 或磷化 鋁銦鎵 (AllnGaP) 系列相關材料。

近年來為了整合紅綠藍三種波段的發光元件, 許多研究便致力於成長製備與 GaN 同樣為 wurtzite 結構的 InN 磊晶薄膜, InN 與 GaN 結合後便可調 配出發光波段涵蓋紅光到藍光的元件。然而成長 InN 磊晶薄膜則是一種挑戰,由於 InN 的裂解溫 度相當低,大約在 500 °C-600 °C,因此 InN 成 長溫度便落在 500 °C 左右。以一般傳統的有機金 屬化學氣相沉積法 (metal organic chemical vapor deposition, MOCVD) 成長 InN 磊晶薄膜所使用的 前驅物分別為三甲基銦 (trimethylindium, TMIn) 與氦氣 (ammonia, NH<sub>3</sub>), 然而在 500 °C 左右的 低溫下,前驅物的熱裂解效率相對降低,尤其對 NH, 而言, 500 °C 下的裂解效能遠比 TMIn 來得 更差,對於成長高品質的 InN 磊晶薄膜來說相當 困難<sup>(2)</sup>。有研究便以電漿輔助分子束磊晶 (plasma assisted molecular beam epitaxy, PA-MBE) 系統沉積 InN 磊晶薄膜,該系統利用內部之射頻電漿 (radio frequency plasma, RF-plasma) 在較低的成長溫度下 可解離活化所通入的氮氣分子,而得到 InN 磊晶 膜所需要的五族元素。此一方式便可改善 MOCVD 中 InN 低成長溫度下氨氣裂解效能不足的問題<sup>(3)</sup>。

成長 InN 磊晶薄膜的另一項挑戰則是基板問題。目前以 c 面 GaN 為主的 LED 所使用的基板為 c 面藍寶石 (sapphire) 基板,也就是普遍認知的 c 面氧化鋁 (Al<sub>2</sub>O<sub>3</sub>,晶格常數 a = 4.758 Å, c = 12.991 Å) 基板,然而 c 面 InN (晶格常數 a = 3.537 Å, c = 5.703 Å) 與 c 面 sapphire 基板之間的晶格不匹配度高達~25%,比起 c 面 GaN (晶格常數 a = 3.189 Å, c = 5.185 Å) 與 c 面 sapphire 之間的~16%要來得大,晶格不匹配的程度太大容易使成長在 sapphire 上的 InN 薄膜形成多晶形式<sup>(4)</sup>。其次,過大的晶格不匹配度會在磊晶薄膜中造成大量的缺陷。為了解決 InN 與 sapphire 之間晶格不匹配度 的問題,可在成長 InN 磊晶膜之前,先在 sapphire 基板上成長一層 GaN 磊晶膜或其他材料作為緩 衝層,而 InN 與 GaN 之間的晶格不匹配度只有

~11%<sup>(5,6)</sup>。藉此一方式雖然可以減少 InN 磊晶薄膜 在成長所會遭遇的晶格不匹配度,但磊晶薄膜內部 之晶體缺陷仍為成長過程中難以避免之產物,以目 前 wurtzite 結構氮化物磊晶薄膜而言,最容易形成 之晶體缺陷為差排 (dislocation) 與基面疊差 (basal stacking fault, BSF)。

在磊晶薄膜中差排的形成已被廣泛地探討,主 要是由於兩個原因。第一個原因為薄膜與基板之間 的晶格不匹配所造成,晶格不匹配會使薄膜與基板 間形成錯配差排,而當磊晶膜持續成長時,這些錯 配差排便會延伸進入磊晶膜內部。第二個原因來自 晶體成長的過程,磊晶薄膜在一開始成長初期會 有成核階段,成核島在成長接合的過程同樣是由 於晶格不匹配的影響,而造成成核島排列與接合 不完美與不整齊,因此接合處容易形成小角度晶 界,這些小角度晶界便會成為差排成核的地方, 薄膜成長時便由該晶界處延伸形成差排<sup>(7,8)</sup>。另外 一個在晶體成長過程中差排的形成方式,將在本 研究中進行討論,其差排形成方式來自於其他缺 陷交互作用的結果。面缺陷方面,在 wurtzite 結構 中,具有最低能量的 I1 型 BSF 則最為常見<sup>(9)</sup>,此 種 BSF 的高解析穿透式電子顯微鏡 (high resolution transmission electron microscopy, HR-TEM) 影像顯 示如圖 1 所示。InN 在沿 c 軸方向上,晶格排列可 視為 ABABABAB, 當有一層原子的排列在成長 過程中形成錯位則會使排列變為 ABABCBCBC, 而 ABC 的部分便是原子排列時並未排列在正確穩 定的位置上,此為 BSF 所形成的位置。如圖 1 所 示,BSF 是一個在磊晶晶體成長過程中沿 c 軸方向 堆疊錯誤的結果。圖 1 中 ABC 處的箭頭便表示該 晶格在排列上的錯位方向,以C 層為分界,可明 顯看出該層上下的晶格存在一個水平錯位現象,上 方晶格 BCBC 相對於下方 ABAB 的晶格具有向左 一個晶面間距的位移量。而此種 BSF 的整體位移 向量為 1/6 (2203)。

在不同的鍍膜系統與薄膜成長條件下,晶體缺陷會有不一樣的行為,因此可藉由了解這些缺陷行為來進一步改善磊晶薄膜之晶體品質。本研究係利用電漿輔助化學束磊晶 (plasma assisted chemical beam epitaxy, PA-CBE)系統於 GaN 磊晶膜上成長

InN 薄膜。接著透過 TEM 的觀察與分析來了解不 同成長溫度對於 InN 磊晶薄膜顯微結構與內部晶 體缺陷行為的影響。

# 二、InN 磊晶薄膜成長方法

本實驗中作為 InN 磊晶薄膜成長所使用之基 板為生長在兩吋 c 面 sapphire 晶圓上厚度約 5  $\mu$ m 之 c 面 GaN 磊晶膜,其 GaN 磊晶是採用 MOCVD 生長製備。用來生長 InN 磊晶薄膜的成長系統為 PA-CBE,該系統背景壓力可抽至 1 × 10<sup>-9</sup> Torr。 InN 磊晶薄膜所需的三族來源為 TMIn。五族來源 則為通入純度 6N 的氦氣,氦氣藉由系統搭載功率 為 350 W 之 RF-plasma 設備來解離活化成為氮離 子。在成長 InN 磊晶薄膜時,五族與三族前驅物 之流量比為 V/III = 4,腔體壓力維持在 1.5 × 10<sup>-5</sup> Torr。InN 磊晶薄膜分別在 450 °C、500 °C 與 550 °C 下成長,成長時間皆為 30 分鐘。

# 三、InN 磊晶薄膜顯微結構分析方法

不同成長溫度對於 InN 磊晶薄膜顯微結構 與晶體缺陷的影響主要仰賴橫截面 TEM (crosssectional TEM, XTEM) 的分析。TEM 試片的製備 以傳統手工研磨的方式,採用 3M 的鑽石砂紙研



圖 1. wurtzite 中 BSF 之 HRTEM 影像。

磨與抛光。試片抛光完畢後,利用離子減薄 (ion milling) 機將試片修薄至可供 TEM 觀察。使用 TEM 分析 InN 磊晶薄膜時,磊晶薄膜間之晶體方 位關係主要根據選區繞射 (selected area diffraction, SAD) 圖形之分析結果判定。

在使用 TEM 觀察缺陷方面,則以雙電子束繞 射條件法 (two beam condition) 進行分析。分析方 式為根據 g·b = 0 的消失準則 (invisibility criterion) 判定缺陷的種類與行為。在  $\mathbf{g} \cdot \mathbf{b} = 0$  中,  $\mathbf{g}$  為在雙 電子束繞射條件下所選定之繞射條件,b 為晶體缺 陷之位移向量,對差排而言則為布格向量 (Burgers vector, b), 當缺陷的位移向量滿足該準則方程式 時,在 TEM 的觀察下該缺陷之對比會消失不見。 對於六方晶 wurtzite 結構的三族氮化物磊晶薄膜而 言,主要的差排具有布格向量為  $\mathbf{b} = 1/3 \langle 11\overline{2}0 \rangle$ , **b** = 1/3 (1123) 與 **b** = (0001) 之完整差排。若在雙電 子束繞射條件為  $g = 1\overline{100}$  與  $g = 2\overline{110}$  的情況下, b = (0001) 之差排則會消失。當雙電子束繞射條件為 g = 0002時,  $b = 1/3 \langle 11\overline{2}0 \rangle$ 的差排則會全部消失。 然而在  $\mathbf{g} = 1\overline{1}00$  的繞射條件下,只有布格向量為  $\mathbf{b}$  $=\pm 1/3$  [1120] 的差排符合 g·b=0,此時該差排之對 比才會消失。而當  $\mathbf{g} \cdot \mathbf{b} \neq \mathbf{0}$  時,缺陷之對比則會清 楚看見,因此在  $g = 2\overline{110}$  與 g = 0002 兩種繞射條 件下皆可觀察到的差排則具有布格向量為 b = 1/3  $\langle 11\overline{2}3\rangle^{(10,11)}$  °

對於位移向量為 1/6  $\langle 2\overline{2}03 \rangle$  的 BSF 而言,其 向量可分解成兩個分量,分別為 1/2  $\langle 0001 \rangle$  與 1/3  $\langle 1\overline{1}00 \rangle$ ,位移分量 1/3  $\langle 1\overline{1}00 \rangle$  便是圖 1 中水平箭頭 所指的向量。這種類型的 BSF 在 g = 0002 的繞射 條件下會消失不見,只殘留下由分量 1/2  $\langle 0001 \rangle$  所 造成的對比,此種對比會在一個 BSF 的兩個端點 處形成。倘若利用 g = 1 $\overline{1}00$  的繞射條件觀察時, BSF 則會呈現因為 1/3  $\langle 1\overline{1}00 \rangle$  的分量所造成的對 比,這種對比型態為平行 wurtzite 結構中 c 面的水 平條紋狀對比<sup>(9)</sup>。

#### 四、InN 磊晶薄膜顯微結構

在不同溫度下成長所得之 InN 磊晶薄膜顯 微結構與其內部缺陷的行為便在此透過一系列 XTEM 的觀察與分析進行呈現與討論。



圖 2. (a) 成長溫度為 450 °C 之 InN 薄膜 BF-XTEM 影像,(b) 為圖 (a) 中 InN/GaN 界面之 SAD 圖 形,區軸為 [1120]<sub>InN/GaN</sub>。

#### 1.450 °C 成長之 InN

圖 2(a) 為生長在 GaN 上之 InN 薄膜之明視 野 XTEM (bright field XTEM, BF-XTEM) 影像,該 InN 薄膜成長溫度為 450°C。影像中 InN 薄膜表面 高低起伏粗糙,該薄膜厚度平均約 60 nm。圖 2(b) 為相對應圖 2(a) 中 InN/GaN 界面所拍攝之 SAD 圖 形。分析定義圖 2(b) 之 SAD 圖形後, SAD 圖形 之區軸 (zone axes) 為 [1120]<sub>InN/GaN</sub>,對應圖 2(a) 可 知觀察方向為 [1120]<sub>InN</sub>。根據 SAD 結果可確定生 長在 c 面 GaN 上之 InN 薄膜同樣呈現沿著 c 軸生 長的型態,且 c 面 InN 與 c 面 GaN 之間的晶體方 位關係為 [1120]<sub>InN</sub> // [1120]<sub>GaN</sub>與 (1100)<sub>InN</sub> // (1100) GAN。然而在圖 2(b) 中可發現一些如虛線箭頭所指 的弧狀繞射點,這些弧狀繞射點與穿透電子束的 距離,經量測後發現該距離與 InN 的 (0002) 晶面 的倒置晶格空間向量長度一樣,由此研判,該 InN 薄膜中顯然存在一些方位偏移 (mis-orientation) 的 微小晶粒。



 圖 3. 成長溫度為 450 °C 之 InN 薄膜,其雙電子束 绕射條件為 g = 1100 之 (a) BF-XTEM 影像與 (b) WBDF-XTEM 影像。

圖 3(a)與(b)分別為在雙電子束繞射條件為 g = 1100下所拍攝之 BF-XTEM 影像與 g-3g 弱電 子束暗視野 XTEM (weak beam dark field XTEM, WBDF-XTEM)影像。圖 3(a)中白色箭頭所指平行 InN 薄膜 c 面的水平線條對比便是位移向量為 1/6 ( $2\overline{2}03$ )的 BSFs。除了 BSFs 外,圖 3(a)中白色虛 線箭頭所指之條狀對比則為差排。圖 4(a)與(b)分 別為在雙電子束繞射條件為 g = 0002 下所拍攝之 BF-XTEM 影像與 g-3g WBDF-XTEM 影像,圖中 影像區域範圍與圖 3 相同。在圖 3 中所顯現之缺陷 幾乎皆消失於圖 4。根據消失準則,比較圖 3 與圖 4 便可確定,在圖 3 中所觀察到之差排型態大多為 具有布格向量為 b = 1/3 ( $11\overline{2}0$ )之差排。

另外在圖 3(a) 中可看出一個特殊現象,黑色 箭頭所指之處顯示出對比上的差異,此薄膜顯然不 是一個品質優良的磊晶膜。以一個完美的單晶磊晶 薄膜而言,薄膜影像上之對比應為均匀一致,其對 比的差異顯然是該 InN 薄膜是由一些具有小角度 傾斜的晶粒接合而成。由於這些具有微小角度傾斜 的晶粒難以同時達到一個特定的雙電子束繞射條



 圖 4. 成長溫度為 450 °C 之 InN 薄膜,其雙電子束 绕射條件為 g = 0002 之 (a) BF-XTEM 影像與
 (b) WBDF-XTEM 影像。

件,因此造成各晶粒間的繞射條件會有些微的差異 而造成圖 3(a) 中所看到對比。根據圖 2 與圖 3 的 結果顯示,450 °C 下成長之 InN 薄膜磊晶品質與 行為並非完美。

#### 2. 500 °C 成長之 InN

在 500°C下生長於 GaN 上之 InN 薄膜之明視 野 BF-XTEM 影像如圖 5(a) 所示。相對應於 InN 與 GaN 界面拍攝所得之 SAD 圖形,如圖 5(b) 所示, 其區軸為 [1120]<sub>InN/GaN</sub>。圖 5(c) 則為將圖 5(a) 中試 片旋轉 30 度後所得區軸為 [0110]<sub>InN/GaN</sub> 之 SAD 圖 形。相較於 450°C 成長之 InN, 500°C 下成長所 得之 InN 磊晶薄膜表面平整度較好,且 InN 的繞 射圖形中並無多餘的雜點,薄膜呈現完整明確的單 晶磊晶行為,量測後其薄膜厚度約 830 nm。根據 定義後之 SAD 圖形, InN 磊晶薄膜與底層 GaN 磊 晶膜之間的晶體方位關係同樣為 [1120]<sub>InN</sub>// [1120] <sub>GaN</sub>與 (1100)<sub>InN</sub>// (1100)<sub>GaN</sub>。



圖 5. (a) 成長溫度為 500 °C 之 InN 薄膜 BF-XTEM
影像, (b) 為圖 (a) 中 InN/GaN 界面之 SAD
圖形,區軸為 [1120]<sub>InN/GaN</sub>, (c) 為圖 (b) 傾斜
試片 30 度後區軸為 [0110]<sub>InN/GaN</sub> 之 SAD 圖形。

在圖 5(a) 中,底層 GaN 磊晶膜中主要的晶 體缺陷為白色箭頭所指的貫穿式差排 (threading dislocation, TD),這些差排於 GaN 與 Al<sub>2</sub>O<sub>3</sub> 界面 形成後便一路貫穿至 GaN 的薄膜表面<sup>(10, 11)</sup>,最後 於 InN 與 GaN 的異質界面終止。而在 GaN 上方的 InN 磊晶薄膜中的晶體缺陷分析則顯示於圖 6 至圖 8 。圖 6 至圖 8 為在兩個不同區軸附近利用不同的 雙電子束繞射條件,針對 InN 磊晶薄膜同一區域 所進行一系列拍攝與分析的結果。

圖 6(a) 與 (b) 為雙電子束繞射條件為  $g = 1\overline{100}$ 所拍攝之 BF-XTEM 與 g-3g WBDF-XTEM 影像。 圖 7(a) 與 (b) 為在雙電子束繞射條件為 g = 0002所拍攝之 BF-XTEM 影像與 g-3g WBDF-XTEM 影 像。圖 8(a) 與 (b) 則為大角度旋轉試片至圖 5(c) 之 方位取得雙電子束繞射條件為  $g = 2\overline{1}\overline{10}$  所拍攝之 BF-XTEM 影像與 g-3g WBDF-XTEM 影像。相對 於 450 °C 成長之 InN 薄膜,在圖 6 中可明顯看到 500 °C 下所得到的 InN 磊晶薄膜中含有密度極高 的 BSFs,這些高密度的 BSFs 便是造成圖 5(b) 中



 圖 6. 成長溫度為 500 °C 之 InN 薄膜,其雙電子束 绕射條件為 g = 1100 之 (a) BF-XTEM 影像與 (b) WBDF-XTEM 影像。

InN 繞射點沿著 g = 0001 方向延伸成為亮線的主因。

透過比較圖 6 至圖 8, 繞射條件為 g = 0002 的 圖 7 中幾乎沒有甚麼缺陷。根據消失準則,顯然 主要的缺陷是位移向量為  $1/6 \langle 2\overline{2}03 \rangle$  的 BSFs (如圖 6 所示) 與布格向量為 b =  $1/3 \langle 11\overline{2}0 \rangle$  之差排(如圖 8 所示)。而在該 InN 磊晶薄膜中具有布格向量為 b =  $1/3 \langle 11\overline{2}3 \rangle$  的差排數量極少,如圖 6(a)、圖 7(a) 與 圖 8(a) 中 InN/GaN 界面上方黑色方框所圈之處。 由 TEM 所呈現的結果來看,比起 450 °C 所得之 InN 薄膜,500 °C 下所得到的 InN 雖具有完整明確 的單晶磊晶行為,但卻含有大量的晶體缺陷。

在 500 °C 下所得到的 InN 磊晶薄膜中高密度 的 BSFs 也可從 InN 與 GaN 界面處的 HR-XTEM 影像中觀察出,如圖 9 所示。圖 9(a) 為 InN/GaN



 圖 7. 成長溫度為 500 °C 之 InN 薄膜,其雙電子束 绕射條件為 g = 0002 之 (a) BF-XTEM 影像與 (b) WBDF-XTEM 影像。



 圖 8. 成長溫度為 500 °C 之 InN 薄膜,其雙電子束 繞射條件為 g = 2110 之 (a) BF-XTEM 影像與 (b) WBDF-XTEM 影像。

界面的 HR-XTEM 影像,圖9(b) 為選用圖 9(a) 中 InN 與 GaN 的 ±(1100) 快速傅立葉轉換 (fast Fourier transform, FFT) 訊號點所形成的反傅立葉 (inverse FFT, IFFT) 影像。圖 9(b) 中直線條紋分別 代表 InN 與 GaN 的 (1100) 晶面所構成的晶格條 紋,其 InN 部分的晶格條紋有明顯的扭曲現象, 如黑色箭頭所指。這些晶格條紋的扭曲現象主要是 由 BSFs 的 1/3 (1100) 水平分量所造成,由其扭曲 的數量可知,500 °C 下所得到的 InN 磊晶薄膜在 成長一開始便已形成大量的 BSFs。而在圖 9(b) 中 InN 與 GaN 界面處,黑色圓所圈選處內所看到的 多餘半平面則為 InN 與 GaN 之間晶格不匹配下異 質界面所出現的錯配差排。

#### 3. 550 °C 成長之 InN

成長溫度為 550 °C,於 GaN 磊晶膜上所沉積 的 InN 磊晶薄膜 BF-XTEM 影像顯示於圖 10(a)。



 圖 9. (a) 圖 5(a) 中 InN 與 GaN 界面處的 HR-XTEM 影像, (b) 選用圖 (a) 中 InN 與 GaN 的 ±(1100) 之 FFT 訊號點所形成的 IFFT 影像。

與 450 °C 下所得之 InN 薄膜相似,550 °C 之 InN 磊晶薄膜表面同樣呈現明顯高低起伏的形貌,薄 膜平均厚度約在 470 nm。有別於 450 °C 與 500 °C 下生長得到的 InN 薄膜,550 °C 之 InN 磊晶薄膜 與底層 GaN 磊晶膜間的界面處與 InN 磊晶膜內部 皆可觀察到許多空孔 (void) 的存在。圖 10(b) 為 相對應圖 10(a) 中 InN/GaN 界面之 SAD 圖形。其 SAD 圖形單純顯示出 InN 與 GaN 的繞射點,並無 其他雜點。因此,550 °C 下所得之 c 面 InN 薄膜 為完整的磊晶薄膜,且與底層 c 面 GaN 磊晶膜有 明確的磊晶關係,其兩者間的磊晶晶體關係同樣為  $[\overline{1}20]_{InN}//[\overline{1}20]_{GaN}$ 與  $(1\overline{1}00)_{InN}//(1\overline{1}00)_{GaN}$ 。

從圖 10(a) 中可看出,底層 GaN 磊晶膜主要 的晶體缺陷同樣為差排。成長於 GaN 上方的 InN 磊晶薄膜中的晶體缺陷分析則如圖 11 與圖 12 所 示。圖 11 與圖 12 為在相同區域下以不同雙電子 束繞射條件成像之結果。圖 11(a) 與 (b) 為雙電 子束繞射條件為 g = 1100 所拍攝之 BF-XTEM 與 g-3g WBDF-XTEM 影像。在雙電子束繞射條件為 g = 0002 所拍攝之 BF-XTEM 影像與 g-3g WBDF-XTEM 影像則如圖 12 所示。比較兩個不同雙電子 束繞射條件下拍攝所得之影像,550 °C 之 InN 磊 晶薄膜主要之晶體缺陷仍為位移向量為 1/6 (2203) 的 BSFs,但其所含之 BSF 密度已比起 500 °C 之 InN 磊晶薄膜之 BSFs 要少得非常多,由圖 10(a)



圖 10. (a) 成長溫度為 550 °C 之 InN 薄膜 BF-XTEM 影像, (b) 為圖 (a) 中 InN/GaN 界面 之 SAD 圖形,區軸為 [1120]<sub>InN/GaN</sub>。

中 InN 繞射點沿 g = 0001 方向延伸的亮線較為微 弱也可得知。而在 g = 0002 條件下,仍可看到些 許具有布格向量為  $b = 1/3 \langle 11\overline{2}3 \rangle$ 的差排,而這些 差排主要集中在 InN/GaN 界面附近。

#### 4. InN 磊晶薄膜內晶體缺陷之交互作用

綜觀 450 °C-550 °C 成長所得之 InN 磊晶薄膜 XTEM 分析之結果後,在晶體缺陷方面大致可 獲得以下結論。在 InN 磊晶薄膜中密度最高的晶 體缺陷為平面缺陷,該平面缺陷是位移向量為 1/6  $\langle 2\overline{2}03 \rangle$  的 BSFs,如圖 3、圖 6 與圖 11 所顯示。其 次則為線缺陷,其線缺陷主要是布格向量為 b =  $1/3 \langle 11\overline{2}0 \rangle$  之差排,如圖 8 所觀察到之結果,但仍 有少量長度較短具有布格向量為 b =  $1/3 \langle 11\overline{2}3 \rangle$  的 差排,如圖 7 與圖 12 所示。 由圖 9 的 HR-XTEM 已確定 BSFs 在 InN 磊晶 薄膜成長初期便開始大量出現,因此在 InN 磊晶 薄膜中 BSFs 為主要的晶體缺陷。而大量的 BSFs 必會互相產生交互作用,進而生成一些差排,基本 上兩個 BSFs 可能產生的交互作用如下::

- $\frac{1}{6} [2\overline{2}03] + \frac{1}{6} [0\overline{2}2\overline{3}] \Leftrightarrow \frac{1}{3} [1\overline{2}10] \tag{1}$
- $1/6 [2\overline{2}03] + 1/6 [0\overline{2}2\overline{3}] \Leftrightarrow 1/3 [1\overline{2}13]$  (2)

公式 (1) 所代表的為大多數的交互作用結果, 兩個 BSFs 結合形成一個布格向量為 **b** = 1/3 〈1120〉 的差排,此一結果可在圖 6 至圖 8 中明顯地觀察 到,幾乎所有的差排皆消失於 **g** = 0002 的雙電子 束繞射條件下。公式 (2) 的交互作用則為較少數的 現象,該現象如圖 6 至圖 8 中黑色方框處所見,同 樣也可在圖 11 與圖 12 中看見,而此結果所形成的 差排皆較短也少量。

上述兩種交互作用的結果可用能量的觀點來 說明。一般而言,磊晶薄膜在成長時偏好朝向低 能量的結果進行,已知在 BSFs 中位移向量為 1/6 (2203) 的 BSF 具有最低能量,在交互作用後同樣



圖 11. 成長溫度為 550 °C 之 InN 薄膜,其雙電子 束繞射條件為 g = 1100 之 (a) BF-XTEM 影像 與 (b) WBDF-XTEM 影像。



 圖 12. 成長溫度為 550 °C 之 InN 薄膜,其雙電子 束繞射條件為 g = 0002 之 (a) BF-XTEM 影像 與 (b) WBDF-XTEM 影像。

傾向產生最低能量之差排。差排的能量與其布格 向量大小的平方成正比  $(E \propto |\mathbf{b}|^2)$ ,在 wurtzite 結 構內,三種完整差排中布格向量  $\mathbf{b} = 1/3 \langle 11\overline{2}0 \rangle$ 的 大小最小,因此 BSFs 在交互作用後幾乎都會朝 產生此類低能量的差排進行。而布格向量  $\mathbf{b} = 1/3 \langle 11\overline{2}3 \rangle$ 的大小相對較大,具有較高的能量,因此 數量明顯少了許多。而公式 (1) 與公式 (2) 必然具 有左右的交換性,由於 BSFs 的兩個端點就是部分 差排,因此一個完整差排同樣也可以分解為兩個 BSFs。在比較圖 6 與圖 8 便可看出,圖 8 中布格 向量  $\mathbf{b} = 1/3 \langle 11\overline{2}0 \rangle$ 之差排不斷蜿蜒向上,對照圖 6 中的 BSFs,這些差排與 BSFs 基本上是不斷交錯 向上,其中過程便是公式 (1) 朝向左右進行的行為。

# 五、溫度對於 InN 磊晶薄膜顯微結構 之影響

透過 XTEM 的觀察,在 450°C、500°C 與 550°C 三種溫度下成長所得之 InN 磊晶薄膜之 顯微結構已分析完畢。三種 InN 磊晶薄膜明顯各 自具有獨特的形貌與特徵。在厚度與表面形貌方 面,450°C下成長之 InN 磊晶薄膜厚度最薄,500 °C 下成長所得之厚度最厚。對 InN 而言,成長的 溫度區間大約落在 450 °C-550 °C,在 450 °C下 TMIn 裂解效能較低,因此產生成長速率較慢的結 果。再加上 450 °C 的成長溫度最低,該晶體成長 能量不足,導致薄膜的組成中含有一些方位不一致 的小晶粒與小角度晶界,且表面粗糙,該薄膜基 本上仍處於磊晶薄膜成核後的成長初期階段。而 在 500°C 左右, TMIn 裂解效能明顯提升,因此成 長速率加快,薄膜厚度自然有著顯著的增加,另外 其薄膜表面填平效果比起 450 °C 時來得較佳,同 時其磊晶型態與行為皆比 450°C 時來得要好。當 溫度繼續提升至 550°C,雖然同時可提升 TMIn 裂 解效能,但由於該溫度同時也會開始使 InN 有明 顯的裂解與脫附產生,因此薄膜開始產生空孔。換 句話說,在此高溫狀態下,磊晶薄膜的成長通常是 原子吸附與脫附競爭的結果,最後薄膜厚度比起 500°C 時要薄許多,薄膜表面平整度也變得較為 粗糙。

在晶體缺陷方面,500°C下成長所得之 InN 磊晶薄膜缺陷密度最高,且如先前已討論過的, 主要之缺陷為 BSFs。有別於底層以 MOCVD 成 長的 GaN 磊晶中主要的缺陷為差排,如圖 5(a) 與 圖 10(a) 的 XTEM 影像中所顯示出。過去已有文 獻成功使用 MBE 法製備 InN 磊晶薄膜,在 550°C 下,沉積速率為每小時~0.72 μm,該薄膜中主要 之晶體缺陷同樣為差排<sup>(5)</sup>。然而使用 PA-CBE 法所 得之 InN 磊晶薄膜中卻出現大量的 BSFs。

一般晶體成長過程中,會造成原子堆疊錯誤所 形成的 BSFs 主要有兩個原因,成長速率與溫度。 以動力學的觀點來看,當成長速率過快,磊晶薄膜 原子在堆疊過程中形成錯位,沒有足夠時間給予吸 附原子進行橫向的表面擴散,使原子排列至正確穩 定的位置,便會形成 BSF。以熱力學而言,磊晶 成長溫度太低時,吸附原子不具備足夠的能量進行 表面擴散,表面原子無法完全遷移至正確與穩定的 位置,同樣也會形成 BSF。

從此結果來看,以 PA-CBE 在 500°C、TMIn 裂解效能足夠的情況下,與 GaN 薄膜間沒有任何 緩衝層,直接以每小時~1.63 μm 的速度沉積, 以此一方式製備 InN 磊晶薄膜的成長速率明顯過 快,進而形成大量的 BSFs。而當溫度下降至 450 °C 時,由於 TMIn 裂解效能不足,造成成長速率 較慢,因此 BSFs 較少,但低溫成長取而代之的是 較差的磊晶型態與品質。而當成長溫度為 550 °C 的高溫時,成長速率比起 500 °C 時要來得慢,溫 度也有所提高,在此條件下,原子有相對足夠的能 量與時間進行表面擴散與排列至穩定位置。因此 550 °C 所得之 BSFs 密度降低,磊晶的晶體品質也 有所提升。

### 六、結論

經由 XTEM 的觀察,在不同溫度下成長所得 之 InN 磊晶薄膜顯微結構已有系統地被分析與討 論。由 SAD 圖形判定得知,以 PA-CBE 法於 c 面 GaN 磊晶膜上成長可得到同樣為 c 面的 InN 磊晶 薄膜。InN 與 GaN 之間的晶體方位關係在不同成 長溫度下皆有相同的結果,其方位關係為 InN// GaN與 [1120]<sub>InN</sub> // [1120]<sub>GaN</sub> 與 (1100)<sub>InN</sub> // (1100) GaN。而在 450 °C-550 °C 的温度區間內,成長 速率先升後降,450°C 時的成長速率最慢,由 XTEM 的結果顯示 500 °C 左右成長速率最快,當 溫度升溫至 550 °C 左右時,成長速率會再下降, 其結果已可由膜厚得到佐證。而在低溫 450 °C 所 得到的薄膜,表面粗糙,其晶體品質最差。在500 °C 左右,InN 與底層 GaN 間有一個明確的磊晶行 為,此時 InN 磊晶薄膜卻具有最高的缺陷密度, 但表面相對平坦。成長溫度為 550 °C 時, 磊晶薄 膜表面會再度出現明顯的高低起伏,薄膜內開始出 現空孔。在晶體缺陷方面, InN 磊晶薄膜內主要的 缺陷為位移向量為 1/6 (2203) 的 BSFs,其次為布 格向量  $\mathbf{b} = 1/3 \langle 11\overline{2}0 \rangle$  的差排。在 InN 磊晶薄膜成 長過程中,BSFs 可藉由交互作用產生差排,且差 排同樣可分解為 BSFs。

#### 參考文獻

- 1. I. Vurgaftman and J. R. Meyer, J. Appl. Phys., 94, 3675 (2003).
- A. G. Bhuiyan, A. Hashimoto, and A. Yamamoto, J. Appl. Phys., 94, 2779 (2003).

- 3. M. Higashiwaki and T. Matsui, J. Crystal Growth, 252, 128 (2003).
- 4. A. Wakahara and A. Yoshida, Appl. Phys. Lett., 54, 709 (1989).
- 5. C. J. Lu and L. A. Bendersky, Appl. Phys. Lett., 83, 2817 (2003).
- S.-Y. Kuo, F.-I. Lai, W.-C. Chen, W.-T. Lin, C.-N. Hsiao, H.-I. Lin, and H.-C. Pan, *Diamond Relat. Mater.*, **20**, 1188 (2011).
- X. H. Wu, P. Fini, E. J. Tarsa, B. Heying, S. Keller, U. K. Mishra, S. P. Denbaars, and J. S. Speck, *J. Crystal Growth*, 189/190, 231 (1998).
- 8. J. W. Matthews, *Epitaxial Growth*, New York: Academic Press (1975).
- D. N. Zakharov, Z. Liliental-Weber, B. Wagner, Z. J. Reitmeier,
   E. A. Preble, and R. F. Davis, *Phys. Rev. B*, **71**, 235334 (2005).
- X. H. Wu, L. M. Brown, D. Kapolnek, S. Keller, B. Keller, S. P. DenBaars, and J. S. Speck, *J. Appl. Phys.*, **80**, 3228 (1996).
- W.-L. Wang, J.-R. Gong, C.-L. Wang, W.-T. Liao, J.-L. He, Y.-C. Chi, and J.-B. Shi, *Jpn. J. Appl. Phys.*, 45, 6888 (2006).



王尉霖先生為國立交通大學材料科學 與工程博士,現任晶發光電股份有限 公司磊晶工程師。

Wei-Lin Wang received his Ph.D. in

materials science and engineering from National Chiao Tung University. He is currently a senior technical staff in the Epitaxy Division of Ubilux Optoelectronics Corporation.



陳維鈞先生為國立台灣師範大學工學 碩士,現任國家實驗研究院儀器科技 研究中心副研究員。

Wei-Chun Chen received his M.S. in industrial education from National

Taiwan Normal University. He is currently an associate researcher at Instrument Technology Research Center, National Applied Research Laboratories.



郭守義先生為國立交通大學光電工程 博士,現任長庚大學電子工程系副教 授。

Shou-Yi Kuo received his Ph.D. in electro-optical engineering from

National Chiao Tung University. He is currently an associate professor in the Department of Electronic Engineering at Chang Gung University.



賴芳儀小姐為國立交通大學光電工程 博士,現任元智大學光電工程系助理 教授。

Fang-I Lai received his Ph.D. in electrooptical engineering from National Chiao

Tung University. She is currently an assistant professor in the Department of Photonics Engineering at Yuan-Ze University.



蕭健男先生為國立台灣大學材料科學 博士,現任國家實驗研究院儀器科技 研究中心真空系統與薄膜技術廠廠 長。

Chien-Nan Hsiao received his Ph.D.

in material science at National Taiwan University. He is currently the chief of Vacuum Technology Shop at Instrument Technology Research Center, National Applied Research Laboratories.



張立先生為英國牛津大學材料科學博 士,現任國立交通大學材料科學與工 程系教授。

Li Chang received his Ph.D. in material science from Oxford University,

UK. He is currently a professor in the Department of Materials Science and Engineering at National Chiao Tung University.